



Accelerated Graphics Port *PCI*

Walter Fetter Lages

w.fetter@ieee.org

Universidade Federal do Rio Grande do Sul

Escola de Engenharia

Departamento de Engenharia Elétrica

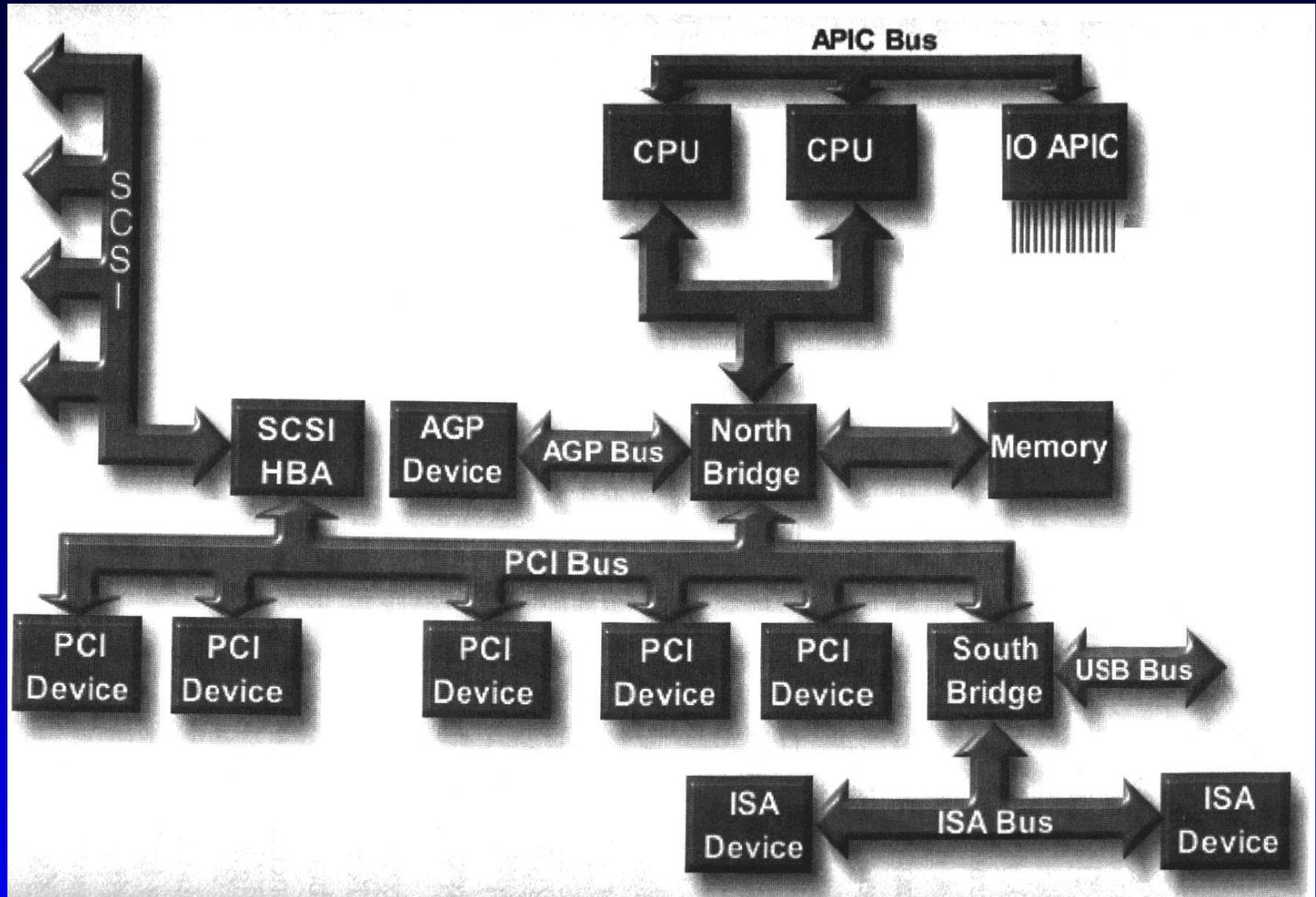
Microprocessadores II



Introdução

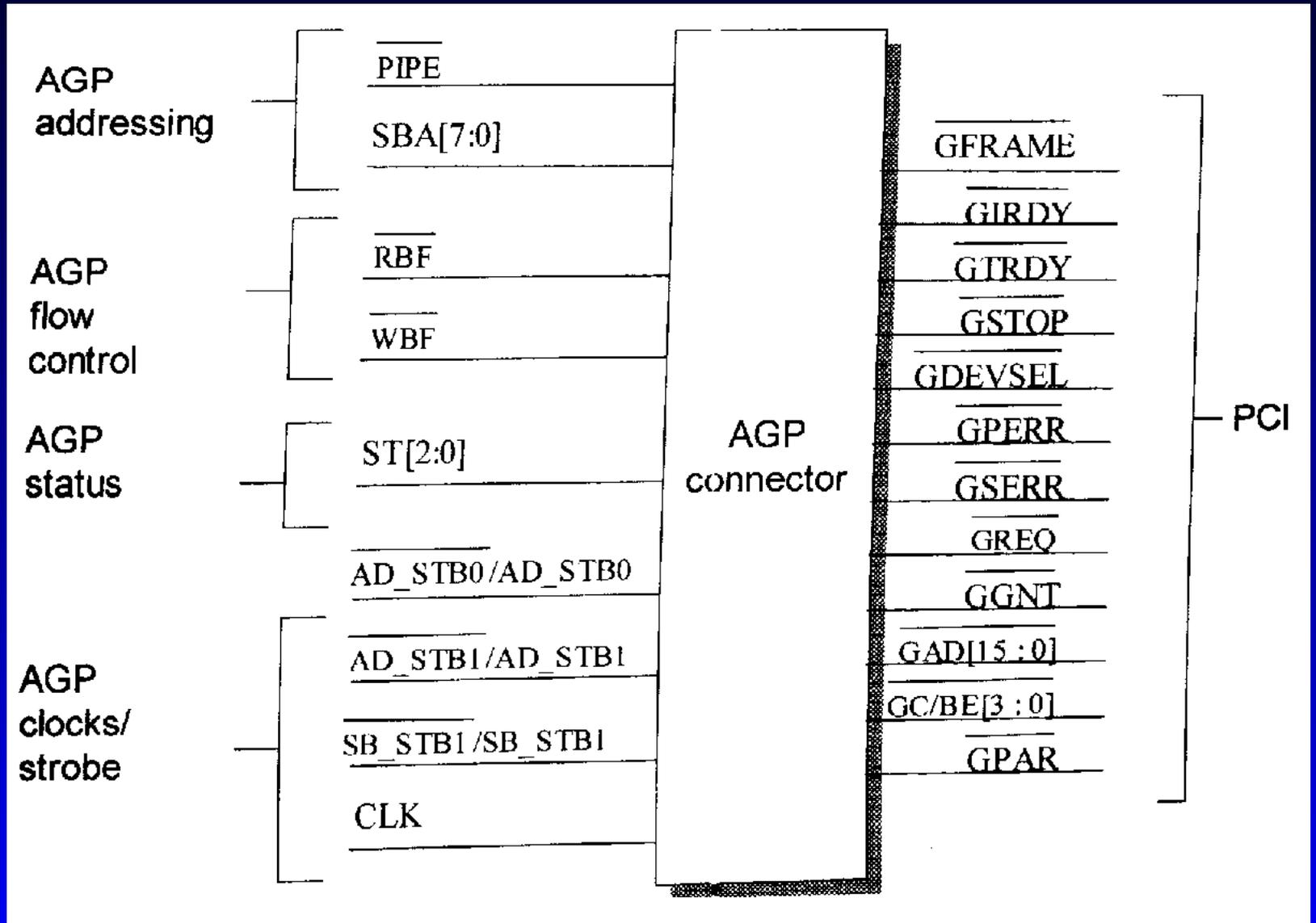
- AGP é baseado na versão de 66MHz do PCI
- 32 bits apenas, versões de 3.3V e 1.5V
- Barramento com um único initiator (placa AGP) e um único target (CPU/bridge PCI)
- Extensões:
 - Desacoplamento da fase de solicitação (endereçamento) da fase de dados
 - Podem ser utilizadas as bordas de subida e de descida dos strobes para transferir dados
 - Existem dois strobes

Arquitetura do Sistema AGP



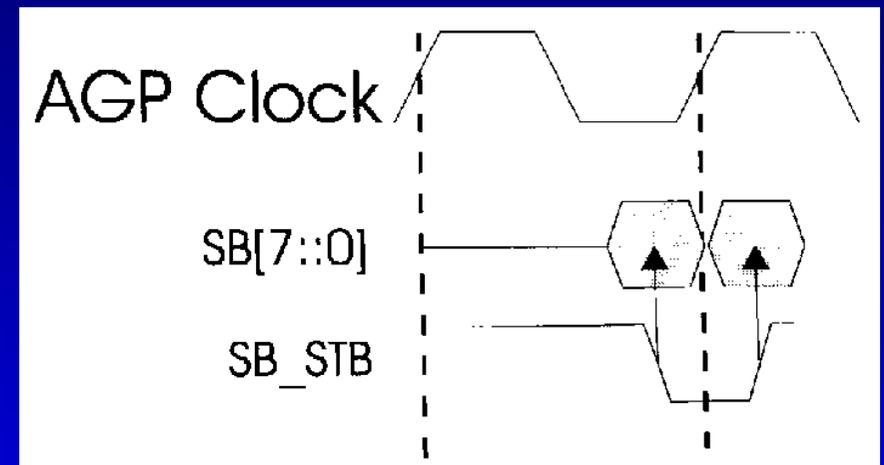
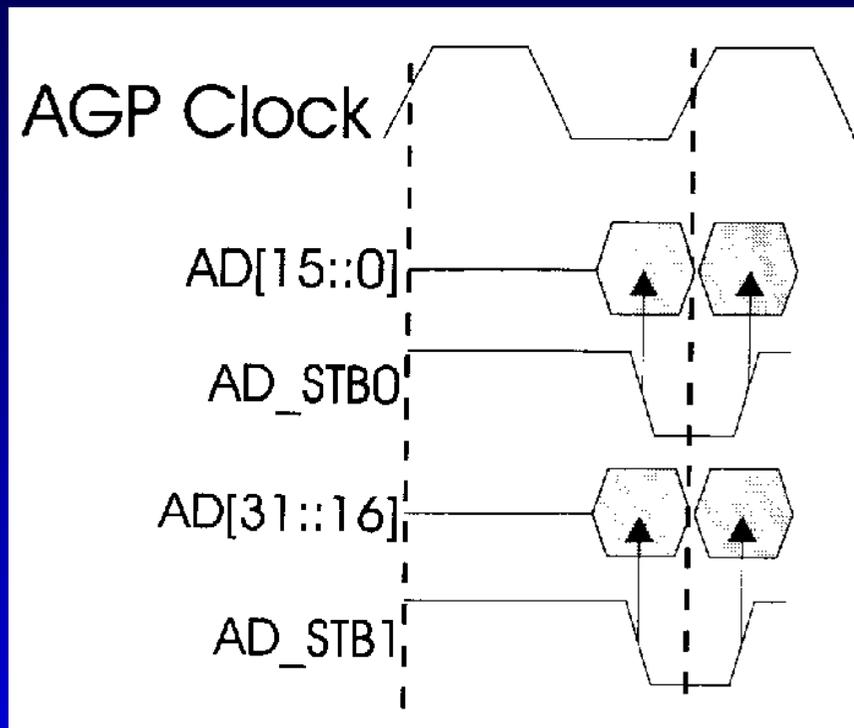


Sinais AGP



Strobe no Modo 2x

- 2 transferências por ciclo de clock
 $66 \times 4 \times 2 = 528\text{MB/s}$



Strobes no Modo 4x

- 4 transferências por ciclo de clock
 $66 \times 4 \times 4 = 1056\text{MB/s}$

