

Curso de Extensão Arquitetura de Computadores Pessoais



Introdução

- Carga horária total: 20 horas
- Horário: Segundas, Quartas e Quintas-feiras das 10:00 às 12:00
- Local: Salão de Eventos do DELET
- Professor: Walter Fetter Lages
 - e-mail: fetter@eletro.ufrgs.br
 - URL: <http://www.eletro.ufrgs.br>



Objetivos

- Abordar detalhadamente a arquitetura de PCs
- Enfatizar as evoluções da arquitetura ocorridas nos últimos anos
- Explicar as inter-dependências entre o *hardware* e as opções do *setup* da BIOS



Cronograma

- 24 de setembro
 - Introdução
 - CPU, memória, portas de I/O
 - Arquitetura básica de uma motherboard
- 26 de setembro
 - Interrupções
 - DMA
- 27 de setembro
 - Barramentos ISA, VLB, EISA
 - Barramentos PCI e AGP



Cronograma

- 1º de outubro
 - Portas paralelas e serias
 - IEEE–1284 e USB
- 03 de outubro
 - Teclado, mouse e modems
- 04 de outubro
 - Interfaces IDE e SCSI
- 08 de outubro
 - Sistema de Display, som e vídeo



Cronograma

- 10 de outubro
 - Ethernet
- 11 de outubro
 - Fontes AT
 - Fontes ATX
- 15 de outubro
 - BIOS
 - Configuração
 - Plug–and–play



Frequência

- Segundo as normas da Pró-Reitoria de Extensão da UFRGS é necessário 80% de frequência para obtenção do certificado
- Certificado emitido após a aprovação do relatório do curso pela PROEXT
 - Em torno de 30 dias após a conclusão do curso



Bibliografia

- W. Buchanan. *Computer Busses*. Arnold, London, 2000.
- M. J. Murdocca & V. P. Heuring. *Introdução à Arquitetura de Computadores*. Campus, Rio de Janeiro, 2000.
- T. Shanley and D. Anderson. *PCI System Architecture*. Mindshare, Richardson, 1994.
- T. Shanley and D. Anderson. *PCI System Architecture*. Mindshare, Richardson, 1994.
- <http://www.eletro.ufrgs.br/~fetter/proc>

